

BH66F2662_EVM_V2.0 開發板-使用說明

日期	描述	作者
2023/07/03	初始版本	丁劍鋒

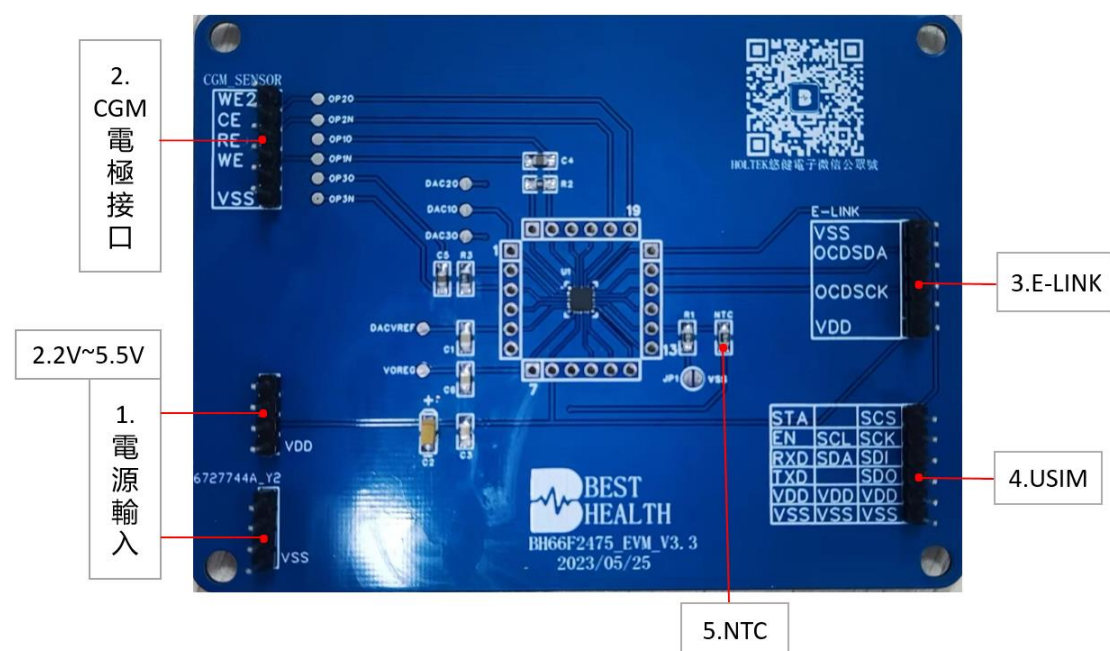
目錄

1.開發板簡介	2
2.外設接口	2
3.例程（15 個）	3
4.資料說明	3

1.開發板簡介

BH66F2475_EVM_V3.3 開發板的 MCU 為 BH66F2475 (24QFN) 該單片機是一款 A/D 型具有 8 位高性能精簡指令集的 Flash 單片機，針對血糖儀應用，該單片機內置多個相關功能，例如內部參考電壓發生器、內部 LDO、24-bit Delta Sigma A/D 轉換器、12-bit D/A 轉換器和運算放大器等。外加 I/O 使用靈活、16-bit MDU、16-bit CRC 功能和時基功能等其它特性。內建完整 UART, SPI, I²C, TM, 兩個 Time-Base。

圖 1.1 開發板圖



2.外設接口

- 1) 電源輸入（3.3V）
- 2) CGM 電極接口
- 3) E-LINK 接口
- 4) UART、I²C、SPI 通用複用口

3.例程（15 個）

BH66F2475		Note
1	Adc24_NTC/ Adc24_MeasureVddVoltage/ Adc24_MeasureVoltage	ADC 測量 NTC 阻值，轉溫度/ ADC 測量 VDD 電壓/ ADC 測電壓
2	CTM_CompareMatchOutput/ CTM_PwmOutput/ CTM_Timer	CTM 比較輸出模式/ CTM_PWM 輸出模式/ CTM 定時器
3	current_TwoE	兩電極測電流檢測
4	Eeprom_readWrite	EEPROM 數據存儲器讀寫
5	Halt_current	待機功耗測量
6	I2c_Master_IO I2c_Slave_interrupt	I2C 主機模式收發/ I2C 從機模式收發
7	Lap_readWrite	Lap 的讀寫操作
8	IntPin_Interrupt/ IntPin_polling	中斷引腳的中斷操作/ 上升沿中斷觸發
9	PTM_CaptureInput/ PTM_CompareMatchOutput/ PTM_PwmOutput/ PTM_SinglePulseOutput/ PTM_Timer	標準型 TM5 種工作模式： 捕捉輸入、比較匹 配輸出、PWN 輸出模式、 單脈衝輸出、定時/ 事件計數器
10	Ram_ClearAll	RAM 通用數據寄存器清 0 操作
11	ResetLowVoltage/ ResetMcu_lvrReg/ ResetMcu_RstReg	低電壓復位/ LCR 特定值低電壓復位/ 復位控制寄存器復位
12	Spi_Master_polling/ Spi_Slave_polling	SPI 主機模式/ SPI 從機模式
13	TimingDetectStrip_E2	時序測量電路
14	Uart_InterruptPolling	UART 數據收發
15	Wdt_OverflowInHaltMode/ Wdt_OverflowinWorkMode	休眠狀態下利用 WDT 溢出喚醒 MCU/ 工作狀態下利用 WDT 溢出喚醒 MCU

4.資料說明

1. doc
內含各種參考資料，包括規格書等文件。
2. board
內含此項目的 PCB 板資料，原理圖和 BOM 表。
3. Code
內含各種代碼，包括底層代碼以及各個例程範例工程代碼。